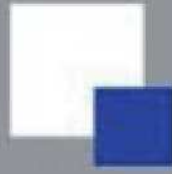


ICCES



INTERNATIONAL CENTER FOR COMPUTATIONAL
ENGINEERING SCIENCES

15. Dezember 2009

Turning Serial Programs into Parallel Applications



- 08:30-09:00** Registrierung – Kaffee - Begrüßung
09:00-09:30 Moderne Multi-Core Prozessoren von Intel: Intel® Core™ i7 Mikro-Architektur Ausblick auf zukünftige Entwicklungen
09:30-10:00 Parallelität in modernen Prozessoren von Intel: Einfluss auf die Software-Entwicklung
10:00-10:15 *Kaffeepause*
10:15-11:45 Parallele Programmiermodelle: Aktuelle Modelle wie OpenMP und Intel Threading Building Blocks, Einführung in neue/zukünftige Modelle von Intel wie Ct, Intel Concurrent Collections und Cilk
11:45-12:30 Unterstützung paralleler Programmierung durch Intel Compiler und Intel Bibliotheken
12:30-13:30 *Mittagspause*
13:30-14:15 Test und Fehlersuche bei parallelen Programmen Intel Thread Checker und Debugger
14:15-14:45 Leistungsanalyse paralleler Programme Intel(T) VTune Performance Analyzer Intel® Thread Profiler
14:45-15:00 *Kaffeepause*
15:00-16:30 Software Werkzeuge zur Programmierung von Systemen mit verteiltem Speicher MPI, Intel Trace Tools, Message Checker
ab 16:30 *SPECIAL Offering*
Job-Möglichkeiten bei Intel (technischer Natur sowie Vertrieb - Marketing)

Dozenten: Dipl.-Ing. Edmund Preiss, Manager Business Development EMEA
Dipl.-Ing. Heinz Bast, Tools Consultant Engineer EMEA
Intel Software Development Tools, München

Ort: Senatssitzungssaal im Hauptgebäude der Leibniz Universität Hannover (LUH)

Durchführung:
Prof. Dr.-Ing. Wolfgang Mathis
Hans-Jürgen Bödecker
Institut für Theoretische Elektrotechnik

Organisation ICCES
Prof. Dr.-Ing. P. Wriggers (Direktor)
Prof. Dr.-Ing. W. Mathis
Prof. Dr. rer. nat. F.-E. Wolter

**Aus Platzgründen ist die Anzahl der Teilnehmer beschränkt.
Sichern Sie sich die Teilnahme durch umgehende Registrierung:
intel-seminar@tet.uni-hannover.de**